This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, Please do not report the images to the Image Problem Mailbox.

THIS PAGE BLANK (USPTO)

EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER PUBLICATION DATE

61192198 26-08-86

APPLICATION DATE APPLICATION NUMBER 20-02-85 60032309

APPLICANT: FUJITSU TEN LTD;

INVENTOR:

SAWAI TOSHIHITO;

INT.CL.

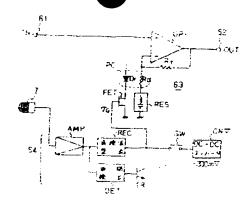
H04R 3/04 G10L 3/00 H03G 5/00

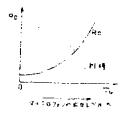
H04R 25/04

TITLE

ACCOUSTIC SENSITIVITY

CORRECTION CIRCUIT





ABSTRACT :

PURPOSE: To perform accoustic sensitivity correction in a specified sound area by mounting a microphone, which makes a gain variable circuit of an equalizer be electronic and at the same time converts regenerating sound pressure of a speaker to an electric signal, and a circuit, which detects a output level of the microphone, and changing the value of the gain variable circuit by means of the output of said circuit.

CONSTITUTION: A graphic equalizer 63 is equipped with an operational amplifier used as a variable gain amplifier OP₁, a feedback resistance Rf, partial pressure resistance Rf and a serial resonance circuit RES. As the gain variable circuit PC including a resistance RD is of electronic type, a photo-coupler is used for it. On the other hand, a level detecting circuit 64 is equipped with an amplifier, which amplifies the output of a microphone 7, and rectifying circuit REC which negative-detects its output, and makes the output VG of the rectifying circuit REC into gate voltage of the transistor FET. When the gate voltage VG accompanied with convertion characteristics is assumed to be the sound pressure level, the resistance RD transition corresponding to this becomes a non-linear curve as shown by a continuous line of the diagram. Accordingly, accompanying with the decrease of the sound pressure level, the gain curve raises non-linearly, as shown by a broken line. Consequently this non-linearity corresponds to the gain transition of the accoustic sensitivity correction curve.

COPYRIGHT: (C)1986, JPO& Japio

THIS PAGE BLANK (USPTO)

19 日本国特許庁(JP)

① 特許出願公開

⑩ 公 開 特 許 公 報 (A)

昭61 - 192198

@Int_Cl.⁴ 識別記号 庁内整理番号 @公開 昭和61年(1986)8月26日 H 04 R G 10 L 3/04 3/00 5/00 8524-5D 7350-5D 7530 — 5 J н 03 G 25/04 審査請求 発明の数 1 7326-5D 未請求 (全6頁) H 04 R

❷発明の名称 聴感消正回路

②特 願 昭60-32309

②出 願 昭60(1985)2月20日

砂発 明 者 澤 井

利 仁 神戸市兵庫区御所通1丁目2番28号 富士通テン株式会社

内

⑪出 願 人 富士通テン株式会社

神戸市兵庫区御所通1丁目2番28号

邳代 理 人 弁理士 青 柳 稔

म अस्य इ

1. 発明の名称

魅惑補正回路

2.特許請求の範囲

田特定音域の利得を選択的に可変できる利得可変 田路を備えたグラフィックイコライザを音量調整 ボリュームとパワーアンプの間に挿入してなる聴 感補正回路において、該イコライザの利得可変 路を電子的なものとすると共に、該バワーアンプ信 号に変換するマイクロフォンと、該マイクロフォ ンの出力レベルを検出する回路を設け、そして路の はを変化させて該特定音域の魅感補正をする にしてなることを特徴とする聴感補正向路。

(2)レベル検出回路は無信号区間に対しては周波数特許を平坦にする一定レベルの出力を生ずるものであることを特徴とする、特許請求の範囲第1項記載の聴感補正國路。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、特定音域に対する利得を同一聴感となるように自動的に補正する聴感補正回路に関する。

(従来の技術)

一般に人間の聴感は音圧レベルの低下に伴ない低音域が聞こえにくくなる特性を有する。そこで、これを補圧するために聴感補正回路が用いられる。第7 図はその一例で、向は回路図、向は周波数特性図である。この聴感補正回路はボリューム V Rによる破寝量が増加するにつれて中音域(1 K H z を中心に考える)を低、高音域(それぞれ 1 0 0 H z と 1 0 K H z を中心に考える)に対し低下させるように容量です。 C z と抵抗 R r を用いた簡易なラウドネス回路である。

第8図はこの聴感補正回路の使用例で、1はテープデッキ、2はラジオ受信機、3はオーディオソース切換スイッチ、4はパワーアンプ、5はスピーカである。図示のようにデッキ1を選択して例えば64Bを基準として経音されたカセットテ

特開昭61-192198(2)

ープを再生する場合、音量調整ボリューム V R を最大(減度量 0)にしたときにスピーカ 5 から 100 d B S P L の音圧が得られたとすると (S P L は Sound Pressure Levelの略)、ボリューム V R を 3 0 d B 校った時は第 9 図に示す聴感補正カーブ (ロピンソン・ダットソンの同一聴感曲線)に従い、 I 0 0 H z のレベルを I K H z (7 0 d B) より 6 d B 高い値(7 6 d B)に補正するように C・・ C・・ R・の各定数を設定すればよいことになる。

(発明が解決しようとする問題点)

しかしながら第7図の穂感捕正回路に増幅機能はないので、第8図のシステムで・204Bを基準に録音されたカセットテープを再生する場合、ボリューム酸大として5804BSPL(1KHz)の音圧しか得らない。しかも、この場合にボリュームを304B較ると1KHzの音圧は504BSPLに低下し、第9図の補正カープに従えば100日ェを104B高い値(604B)にしなければならない。しかし、前述のようにCェ、Cュ、Rェ

が 0 d B基準の録音レベルに適合するように設定されていると、 1 0 0 H z のレベルを 1 K H z に対し 6 d B しか上昇させることができず、 4 d B の音圧不足となる。

同様のことはラジオ 2 についても言える。例えば変調度 3 0 %に対して回路設定数 C 1 . C 1 . R 1 を最適設定すると、変調度 5 0 %の信号受信時には第 9 図の聴感補正カーブから外れてしまう。さらには第 8 図のようにスイッチ 3 でオーディオソースを切換える場合には、デッキ 1 かラジオ 2 かの相違によっても再生レベルに差が生じる。

本発明は、このような録音レベル、変調度、オーディオ機器等の違いによる各オーディオ機器の 出力レベル差も考慮して聴惑補正しようとするも のである。

(問題点を解決するための手段)

本発明は、特定音域の利得を選択的に可変できる利得可変回路を備えたグラフィックイコライザを音量調整ボリュームとパワーアンプの間に挿入してなる聴感補正回路において、該イコライザの

第1 関に示す基本的な音響再生システムを考えたとき、予めスピーカ 5 の能率とパワーアンプ4 の利潤が判明していれば、アンプ4 の入力電圧に対するスピーカ 5 の出力音圧を計算で求める消費とができる。例えばスピーカ 5 の作率(1 W、そのインピグンスを 4 Q、パワーアンプ4 の利得を 1 0 倍 (2 0 d B) と仮定すると、パワーアンプ4 の入力レベル(電圧)と示するピーカ 5 の再生音圧レベルの間には至 2 図に示すと、終時性が得られる。従って、音量偶整ポリューをとパワーアンプの間にグラフィックイコライザを

様人すると共に、その特定音域の利得可変回路を電子的なものにし、更に該ボリュームの出力レベルを検出するレベル検出回路を設けてその出力で該利得可変回路を制御すれば、該ボリュームの人力(オーディオ機器の出力)レベルの差と該ボリュームによる音量調整の結果の双方を加味した糖感補正を同時に行うことができる。

しかしながら、パワーアンプ4の利得やスピーカ5の能率が不明な場合には第2図の変換特性を予め知ることができず、従って上述した方法は採用できない。また経年変化で第2図の特性自体が変わる場合にも追従できない。本発明はこの点を加味した糖感補正回路を提供しようとするもので、第1図の6は本発明に係る糖感補正回路、7はマイクロフェンである。

このマイクロフォンではスピーカ5の再生音圧を電気信号に変換するので、その出力レベルの変化は自ずと第2関の特性を含む。従ってこの出力レベルを聴感補正回路6に与えればパワーアンで4の利得とスピーカ5の性能を加味した聴感補正

.

Å

特開昭61-192198 (3)

ができる、以下、図示の実施例を参照しながらこれを詳細に説明する。

(実施例)

第3図は本発明の一実施例を示す聴感補正回路 6のブロック図で、61はポリュームVRに接続 される人力端子。62はパワーアンプ4に接続さ れる山力端子、63はオーディオ入力1Nの特定 音域を強調するグラフィックイコライザ、 6 4 は マイクロフォン1の出力レベルを検出するレベル 検出回路である。グラフィックイコライザ63は 可変利得増福器として用いられるオペアンプ(海 舞増幅器) OP+と、その利得を設定する帰還抵 抗RFおよび分圧抵抗R(、それに利得可変音級 を例えば100日2を中心に限定する直列共振回 路RESを備える。抵抗Rロ を含む利得可変回路 PCは電子的なもので、本例ではここにフェトカ ップラを用いてある。この他に選子ポリュームを 用いることができるが、PCがフォトカップラの 場合にはRFは受光素子(例えばCAS)で、発 光素平D:(例えば発光ダイオード)と対になる。 電界効果トランジスクFETはこの発光素子D - の駆動用で、負のゲート電圧 V 。 に応じて駆動電流を変化させる。

一方、レベル検出回路64はマイクロフェン7 の出力を増幅するアンプAMPと、その出力を負 検波する整流回路RECとを備え、整流回路RE Cの出力V。をトランジスタFETのゲート電圧 とする。第4図はこのゲート電圧Vsと抵抗Rp の関係を示す特性図である。この特性図は、マイ クロフォン1の出力レベルが低下して電圧Vsが 減少(0に近づく)すると、トランジスクFET の導通度が増して発光素子Dェに流れる電流値が 増加し、この結果抵抗値 Ro が減少して共振回路 RESの共振開放数における利得が上昇する特性 を、RoとVcの関係で示したものである。どの 程度利得を上昇させるかは第3図の特性曲線によ り決定される。つまり同図によれば入力レベルが 100 d B のときは 100 H z を + 3 d B 上昇さ せ、80dBのときは+5dB上昇させ、以下同 様にすれば同じ聴感が得られることを乗している

ので、ゲート電圧 V 。 を第 2 図の変換特性に従う 音圧レヘルと考えれば、これと対応する抵抗 R o の変化が第 4 図に実線で示すように非線形になる ことで、音圧レベルの低下 (V o の o への投近) に伴ない 100 日 z に対する利得 (破線で示す) は 非線形に上昇する。それ故この非線形性が魅惑補 正カープの 100 日 z 上の利得変化に対応すればよ いことになる。

ンプOP・の利得を一定値に保つようにする。この一定電圧は間波数特性をフラットにするもの (例えば 200 m V) であり、ラジオのミュート 期間にも有効である。

尚、マイクロフェン 7 の設置場所はリスナの近くが好ましい。これはスピーカ 5 からリスナまでの空間による音圧の低下をも含めて補正できるからである。反面、リスナに近するとリスナと近時によって再生音圧が変動してしまう。並がまえられる。 従って、理想的には指向性の強いイクロフェン、例えばカーディオイド又はローナをスピーカに向けてリスナは近に置くのか良い、カーディナーの対してリスナは近にでのかりロフンをスピーカに向けてリスナに通常のマイクロフンをスピーカ近傍に設置して外孔を避けるようにしても実用上問題はない。

第 5 関は具体例で、共振回路 R E S はオペアンプ O P i を用いたアクティブフィルタである。つまり抵抗 R i 、 R i およびコンデンサ C i とオペアンプ O P i で半導体 L (イングクタンス)が構

特開昭61-192198 (4)

成され、これにコンデンサC4と抵抗Rヵが直列 接続されて例えば100Hzのパンドパスフィル タとなる。この種の共振回路を並設して髙音域も 補償することができる。アンプAMPはオペアン プロPiの利得を固定したものであり、また負検 **破整旋回路RECはダイオードD1、D1、抵抗** RiaコンデンサCa等でアンプAMPの出力の 負の半波を整流するものである。ここで平滑回路 定数、R 4. C 5等は、ボリューム V R (第1図 参照) の変化には十分に追従でき、且つ曲のアク ック、リカバリ等にはあまり応答しない時定数 (5~10sec)を持つように設定する。DC - D C コンバーク C N V はインバーク I ィー 1 1 を含む発展回路とその出力を検波・整流する回路 Ds. Rs. Ca等からなる。曲間検出回 路DETは専用の1C (例えばBA338) を用 いたものであり、またPSは各電圧を供給する電 源回路である.

第6図はスピーカの再生音圧をパラメータとした本糖感補正回路の出力レベルの周波数特性図で、

補正周皮数を62.5日 z にした例である。再生音圧が110 d B のときはフラットであるが、低下するに従い62.5日 z のレベルが上昇し、例えば再生音圧が70 d B まで低下すると62.5日 z に対する利得はオペアンプ O P i により+12.49 d B 上昇する。尚、再生音圧0dBの周波数特性がフラットであるのは前述した曲間検知機能によるものである。

(発明の効果)

以上述べた本発明の糖感補正回路には次の利点がある。(i) スピーカの再生音圧を検出してラウドネスが動作するので、録音レベル差、変調度の違いによって、得られる音圧が低下しても、たえずその音圧に応じた糖感補正ができる。(2) 電子ボリュームのようにセンタータップを有しない場合にもラウドネス効果が得られる。(3) アンプ付スピーカを考えた場合、パワーアンプの利得、スピーカの能率が不明でもスピーカの再生音圧が割るので、その音圧レベルに応じて祛感補正ができ、小音量時でも豊かな低音が得られる。(4) ラジオ本体にラ

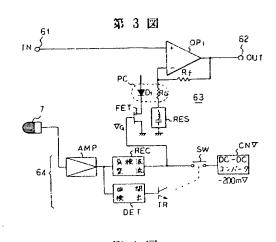
ウドネスが付加されていなくでも後付けでラウドネス効果が得られる。

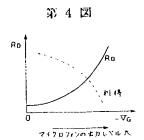
4.図面の簡単な説明

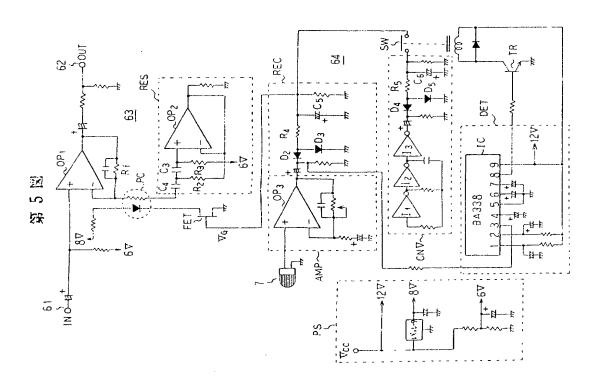
第1 図および第2 図は本発明の原理説明図、第 3 図は本発明の一実施例を示す構成図、第4 図は 利得可変回路の特性図、第5 図は第3 図の具体例 至示す回路図、第6 図はその周波数特性図、第7 図は従来の聴感補正回路の一例を示す説明図、第 8 図はその使用例を示すプロック図、第9 図は聴 感補正カープを示す周波数特性図である。

図中、4はパワーアンプ、5はスピーカ、6は 魅怒補正回路、7はマイクロフェン、VRは音量 調整ポリューム、63はグラフィックイコライザ、 PCは利得可変回路、RESは共振回路、64は レベル検由回路、DETは曲間検由回路である。

特開昭61-192198 (5)

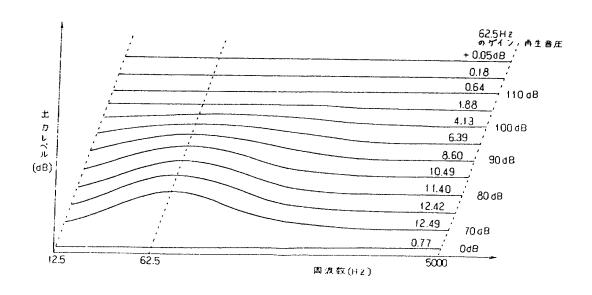


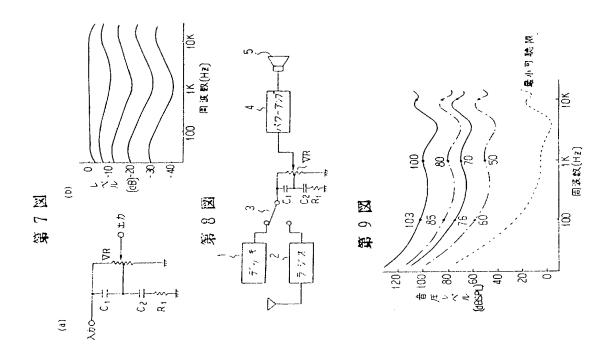




特開昭61-192198 (6)

第6図





£3....